

Kennnummer AIM-P-EG-D1	Qualifikation Hardwareentwicklung	Umfang Diplomarbeit
Thema Non-Uniformity-Correction im FPGA		
Beschreibung Grundlage sind bereits existierenden Echtzeit Bildkorrektur Algorithmen auf DSP Systeme. Ziel ist es diese auf FPGA/ASIC basierenden Plattformen zu transferieren und dort in VHDL auf RTL-Level zu beschreiben.		