

Kennnummer AIM-P-EG-D2	Qualifikation Hardwareentwicklung	Umfang Diplomarbeit
Thema Entwicklung und Realisierung einer GigE-Vision-Schnittstelle für FPGAs		
Beschreibung Entwicklung bzw. Anpassung einer Leiterkarte als Hardwareplattform. Implementierung eines käuflichen Gigabit Ethernet IP-Cores für Lattice/Altera-FPGAs. Analyse des <i>GigE Vision™ Standard</i> und Beschreibung in VHDL. Realisierung einer GigE-Vision-Testübertragungsstrecke.		